

İÇİNDEKİLER

1 GİRİŞ	1
FPGA Nedir?	2
Neden FPGA?	2
VHDL Hakkında	3
Kitap Hakkında	4
2 KULLANILAN YAZILIM VE KART	7
Xilinx Vivado ile Yeni Proje Oluşturma	8
Xilinx Vivado ile Benzetim	18
3 TEMEL VHDL BİLEŞENLERİ	25
VHDL Kodunun Bölümleri	26
Kütüphane (Library) Bildirimi	26
Varlık (Entity) Bildirimi	27
Mimari (Architecture)	29
Örnek Uygulama: Yarı Toplayıcı Devresi	30
4 VHDL OPERATÖRLERİ VE NİTELİKLERİ (ATTRIBUTES)	33
Mantıksal Operatörler	34
İlişkisel Operatörler	37
Toplama, Çıkarma ve Ekleme Operatörleri	39
Çarpma, Bölme, Mod ve Artan Operatörleri	42
Diğer Operatörler	45
Operatörlerin Kullanımı	45
Nitelikler (Attributes)	46
Önceden Tanımlı Nitelikler (Pre-defined Attributes)	46
Kullanıcı Tanımlı Nitelikler (User Defined Attributes)	48