

Others Kullanarak Sinyal Değeri Atama	96
Seçilmiş Sinyal Atama	97
Şartlı Sinyal Atamaları	98
Generate İfadeleri	100
8 VHDL'DE SIRALI ATAMA SÖZDİZİMLERİ	105
Process Sözdizimi	105
variable Kullanımı	110
If Sözdizimi	122
Case Sözdizimi	125
Loop Sözdizimi	129
Saat Darbesi Kullanımı	134
Wait Until Söz dizimi	136
İfade Düzenleme	137
9 BENZETİM UYGULAMALARI	139
Yetki Girişli D Mandalı (D Latch)	140
Yükselen Kenar Tetiklemeli D İki Durumlusu (D Flip Flop)	146
Eş zamanlı Olmayan Reset'li Yükselen Kenar Tetiklemeli D İki Durumlusu	152
Eş zamanlı Reset'li Yükselen Kenar Tetiklemeli D İki Durumlusu	159
Saklayıcı (Register)	163
Kaydırmalı Saklayıcı	173
Sayaçlar	187
Saat Frekans Bölücü	195
VHDL'de Dosya Okuma ve Yazma İşlemleri	203
VHDL'de ROM Bloğu Oluşturmak	208
VHDL'de RAM Bloğu Oluşturmak	216
VHDL'de FIFO Tasarımı	224
Sinyal İşlemede Konvolüsyon	232
Temel İmge İşleme Algoritmaları	243
VHDL ile İmge'de Konvolüsyon İşlemi	259